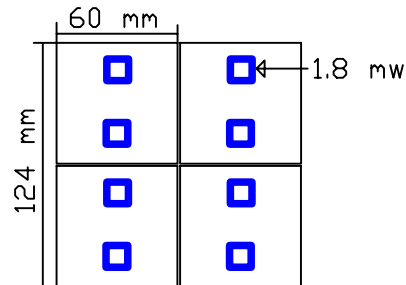


## Schema électrique de la carte simulation chips

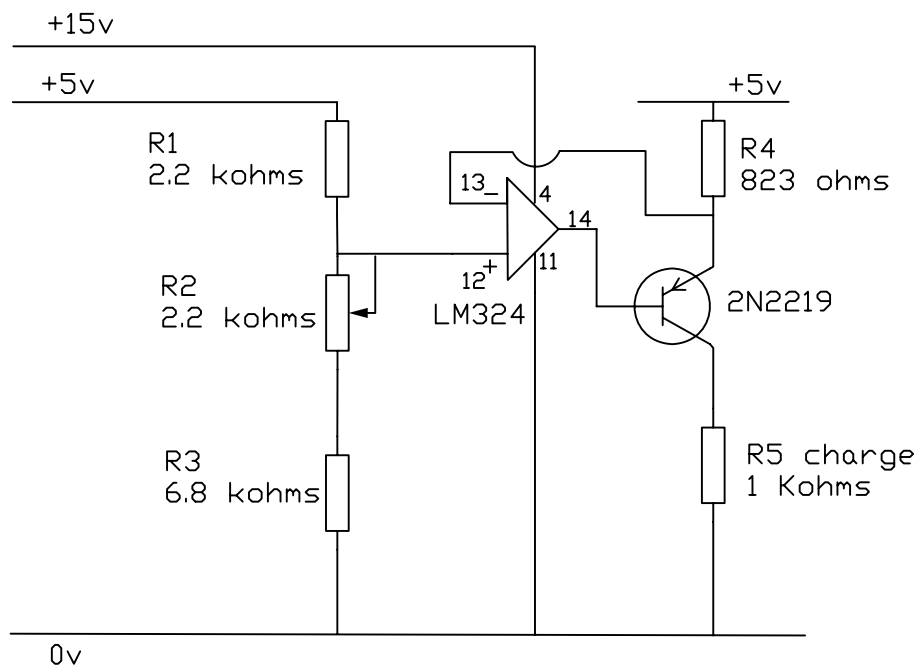
Puissance dissipée PCB test température

- 1 chip = 76 voies = 1.8 mW
- 1 wafer 60x60 mm = 2 chips = 144 voies
- PCB = 4 wafers = 8 chips = 576 voies = 14.4 mW



Idée

simuler les chips par des résistances avec la possibilité de simuler des écarts de température



Mesures réalisées aux bornes de la charge, résistance R5 avec action sur R2

U min = 1.17v I = 1.17 mA P = 1.36 mW

U max = 1.454v I = 1.454 mA P = 2.114 mW

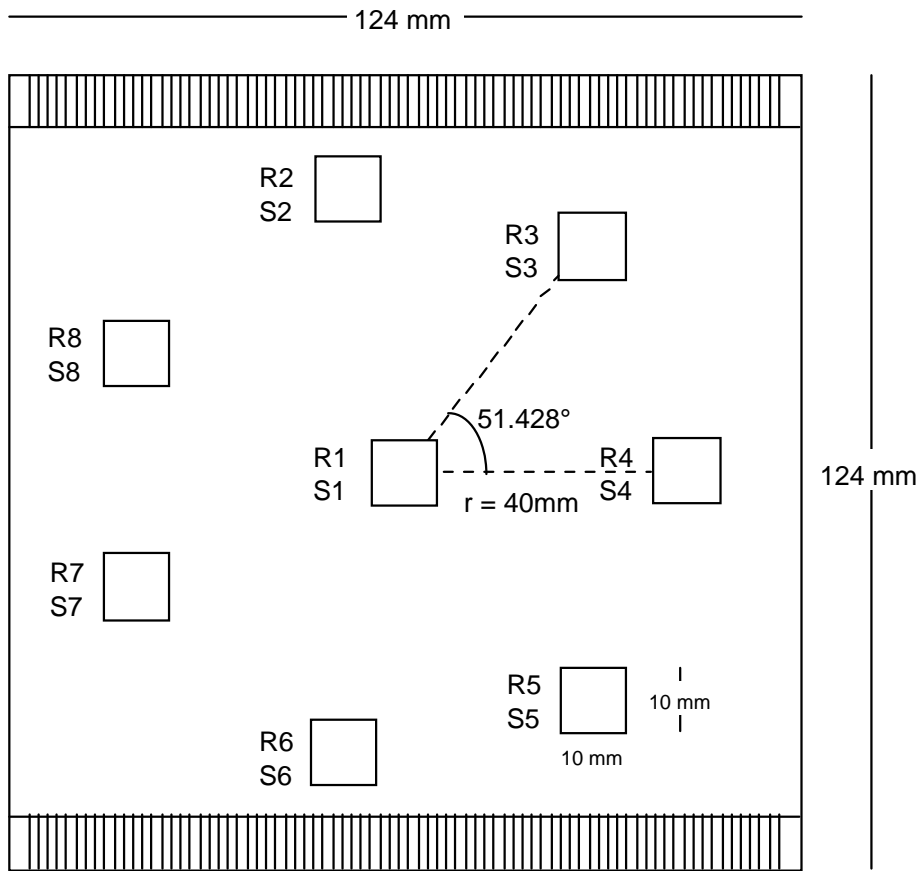
Valeur du chips 1.8 mW = U 1.345v

ATTENTION CETTE VERSION NE TIENT PAS COMPTE DES NOUVELLES VALEURS DE PUISSANCE A SIMULER APPORTEES LE 08 JUILLET 2008

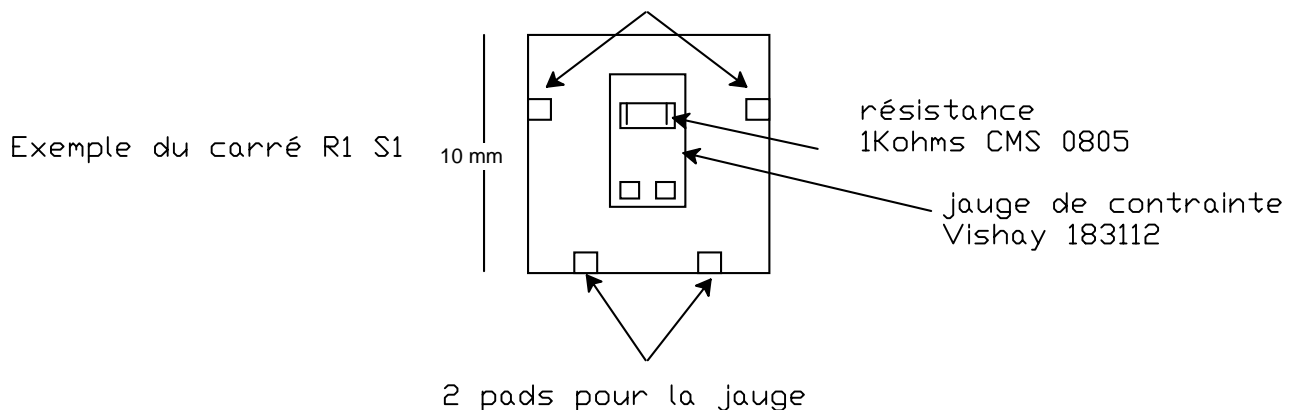
# Design de la carte simulation chips

Implantation:

8 carrés 10x10 pour 8 résistances montées sur 8 jauges de contrainte



2 pads pour la résistance



ATTENTION CETTE VERSION NE TIEN PAS COMPTE  
DES NOUVELLES VALEURS DE PUISSANCE A SIMULER  
APPORTEES LE 08 JUILLET 2008