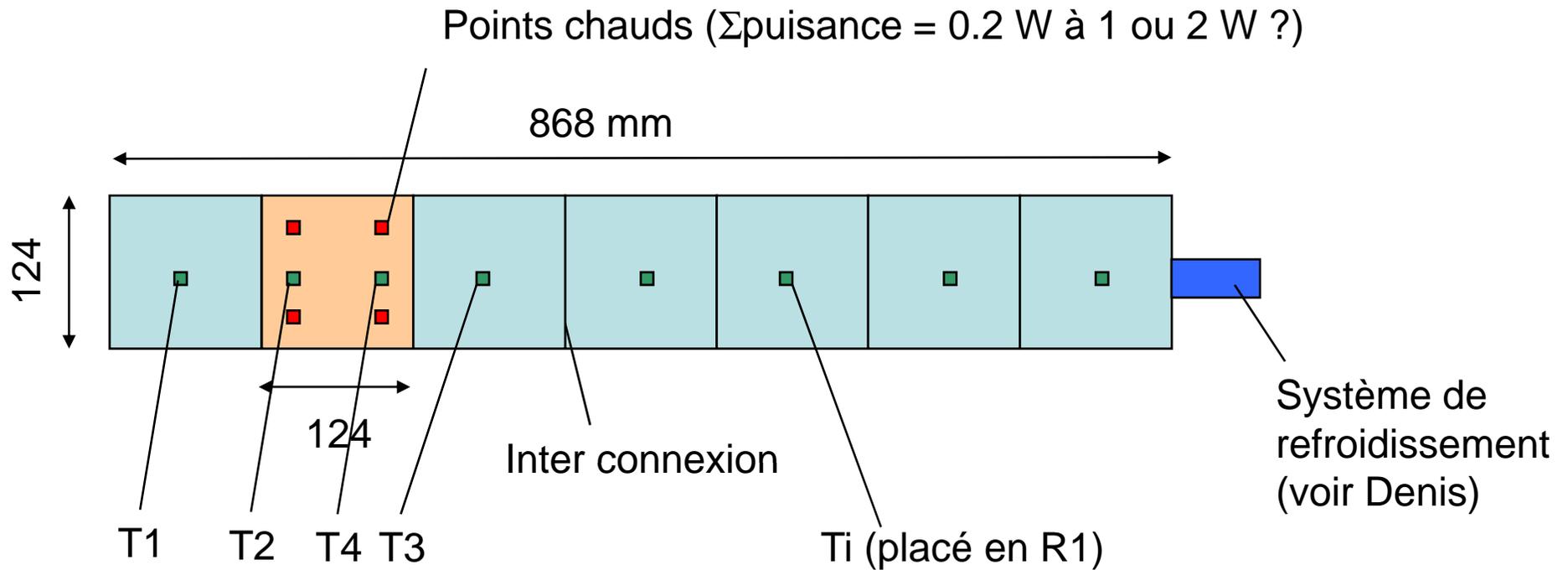


Schéma de principe de la maquette de tests thermique du slab



- 6 ASU avec seulement des capteurs thermiques (1 avant et 5 après)
 - 1 ASU avec points chauds en plus (dessin fourni par Patrick)
- Conso : de 0.2 W à 1-2 W
- Points chauds individuels

Prise en compte de la consommation de la DIF

- 2 modes d'acquisition sont prévus :
 - Mode faisceau tests :
consommation importante 10 W + taille DIF importante
Q1 : refroidissement par le système de refroidissement du slab ?
Q2 : dimensions compatible en bout de slab ?
Q3 : design de la carte adaptatrice ?
 - Mode démonstrateur (ILC) :
DIF plus proche du design final
Q4 : consommation réelle du FPGA ?